



**Corso di laurea magistrale in
INGEGNERIA ELETTRONICA E DELLE TELECOMUNICAZIONI**
Classe LM-29 – Laurea in Ingegneria Elettronica
DM 270/04

**DESCRIZIONE DEL PERCORSO DI FORMAZIONE
ANNO ACCADEMICO 2016/2017**

Sito del Corso di Laurea	http://www.unife.it/ing/lm.tlcele
Coordinatore del Corso di Laurea	Prof. Velio Tralli e-mail: velio.tralli@unife.it
Manager didattico	dott. ing. Elisa Gulmini Dipartimento di Ingegneria – Via Saragat, 1 44122 Ferrara e-mail: manager.informazione@unife.it tel. 0532 974867 http://www.unife.it/ing/lm.tlcele/manager-e-tutor
Segreteria studenti	e-mail: segreteria.ingegneria@unife.it http://www.unife.it/studenti/offerta-formativa/segreteria-studenti tel. 0532 293281
Scadenze	Presentazione domanda di preiscrizione on line (obbligatoria): http://www.unife.it/studenti/immatricolazioni-e-iscrizioni/pre-iscrizioni-a-un-corso-di-laurea-magistrale Perfezionamento dell'immatricolazione (obbligatorio): http://www.unife.it/studenti/immatricolazioni-e-iscrizioni/immatricolazione-a-corsi-di-laurea-magistrale-non-a-ciclo-unico
Criteri di accesso	L'iscrizione alla Laurea Magistrale è subordinata alla verifica del possesso di requisiti curriculari e dell'adeguatezza della preparazione personale. I criteri di accesso sono descritti nel documento deliberato dal dipartimento disponibile al link: http://www.unife.it/dipartimento/ingegneria/didattica/crit-eri-accesso-lm
Calendario delle attività didattiche, orario delle lezioni	1° semestre: 26/09/2016 – 22/12/2016 (21 dicembre recupero lezioni); 2° semestre: 27/02/2017 – 06/06/2017, con sospensione dal 13/04/2017 al 25/04/2017 compresi (6 giugno eventuale recupero lezioni). Il calendario delle attività didattiche e l'orario delle lezioni sono reperibili al link: http://www.unife.it/ing/lm.infoauto/orari-e-aule/orario-lezioni-lm Ciascun periodo di lezioni è seguito da una sessione di esami.
Sessioni d'esame	I sessione: dal 7 gennaio al 31 marzo; II sessione: dal 1 aprile al 31 luglio; III sessione (di recupero): dal 1 settembre al 22 dicembre.
Compilazione piano degli studi/scelta opzionali	Una volta immatricolati, recarsi presso il Manager Didattico per la compilazione del piano degli studi; modifiche al piano degli studi entro 30 novembre .

Struttura e ordinamento del corso

La laurea magistrale in Ingegneria Elettronica e delle Telecomunicazioni è normalmente conseguita in due anni dopo aver acquisito 120 crediti. Lo studente che avrà ottenuto i 120 crediti previsti dalla struttura didattica potrà conseguire il titolo anche prima della scadenza biennale, secondo quanto indicato dal regolamento studenti.

Legenda

Attività formative	Un credito (CFU) consta di 25 ore di cui 10 di lezioni frontali. B = Caratterizzanti B= Ingegneria elettronica C (C1,C2,C3,C4,C5,C6) = Affini o integrative D = A scelta dello studente E = attività formative relative alla preparazione della prova finale F = attività formative, non previste dalle lettere precedenti, volte ad acquisire ulteriori conoscenze linguistiche, nonché abilità informatiche e telematiche, relazionali, o comunque utili per l'inserimento nel mondo del lavoro, nonché attività formative volte ad agevolare le scelte professionali, mediante la conoscenza diretta del settore lavorativo cui il titolo di studio può dare accesso, tra cui, in particolare, i tirocini formativi.
SSD	Settore Scientifico Disciplinare

Anni alterni

Le lezioni di alcuni insegnamenti indicati nel piano degli studi non sono impartite in tutti gli anni accademici ma ad anni alterni. Lo studente che si iscrive al primo anno di corso nell'anno accademico 2016/17, oltre agli insegnamenti fissati al primo anno, potrà seguire le lezioni degli insegnamenti attivi nell'anno accademico 2016/17 ed identificati nelle tabelle seguenti con la lettera A nella colonna "Anno". Nell'a.a. 2017/2018, oltre agli insegnamenti fissati al secondo anno, verranno svolte le lezioni dei corsi contrassegnati con la lettera B nella colonna "Anno". È importante però che lo studente ricordi che, nel caso in cui, per motivi personali, non fosse in condizione di frequentare le lezioni degli insegnamenti ad anni alterni (identificati dalla lettera "A" o "B" nella colonna "Anno") nell'anno in cui sono offerti, non potrà frequentarle neanche l'anno accademico successivo.

Per l'A.A. 2016/17 saranno attivati i corsi indicati con lettera A nella colonna "Anno", oltre a quelli indicati nella colonna anno con I o II.

Percorso unico

Il corso di studio prevede un unico percorso formato da insegnamenti obbligatori e corsi opzionali a scelta vincolata, per totali 48 CFU nei SSD dell'ambito di Ingegneria elettronica - "Attività formative caratterizzanti" - (di tipo B), 36 CFU nei SSD delle "Attività formative affini o integrative" (di tipo C), 12 CFU per insegnamenti a libera scelta (D), 12 CFU complessivi per attività di Laboratorio, Tirocinio o internato (F) e 12 CFU per la prova finale (E).

Il piano degli studi previsto comprende insegnamenti obbligatori e a scelta con opzione vincolata, di ambito caratterizzante e di ambito affine e integrativo, con i vincoli dettagliati nella seguente tabella.

NOTA: Lo studente dopo avere perfezionato l'immatricolazione presso la segreteria studenti, dovrà concordare il piano degli studi individuale con il Manager didattico.

Insegnamenti obbligatori							
Anno	Semestre	Insegnamento	SSD	Attività	Crediti	Docente	Ore frontali
A	I	Circuiti analogici per l'elaborazione dei segnali	ING-INF/01	B	6	G. Setti	60
	+		+		6	+	
	II	Elettronica delle telecomunicazioni	ING-INF/01		6	G.Vannini	60
I	II	Metodi matematici per l'ingegneria	MAT/05	C1	6	L. Brasco	60
I	I	Sistemi wireless	ING-INF/03	C5	6	A.Conti	60
I	II	Strumentazione e misure elettroniche	ING-INF/01	B	6	D. Bertozzi	60
II	I	Economia ed organizzazione aziendale	SECS-P/06	C6	6	L. Rubini	60
II	II	Industrial Organization and Industrial Policy <i>(lingua di insegnamento: inglese; offerto presso il corso di laurea in economia)</i>	SECS-P/06	C6	6	L. Rubini	42

I	I	Propagazione	ING-INF/02	B	6	G. Bellanca	60
+	+				+	+	+
A	II	Propagazione guidata			6	S. Trillo	60

18 CREDITI a scelta vincolata tra i seguenti insegnamenti							
A	I	Dispositivi elettronici	ING-INF/01	B	6	A. Raffo	60
B		Elettronica dei sistemi digitali + Architettura dei sistemi digitali	ING-INF/01	B	6 + 6		
oppure							
B		Reti wireless	ING-INF/02	B	6		60
A	I + II	Comunicazioni digitali + Sicurezza, progettazione e laboratorio Internet	ING-INF/03	C5 + C5	6 + 6	V. Tralli + G. Mazzini	60 + 60

Per gli immatricolati a partire dall'a.a. 2015/16: 6 CREDITI a scelta vincolata tra i seguenti insegnamenti							
A	II	Laboratorio di segnali e sistemi		F	6	A. Conti	60
oppure							
B		Laboratorio di sistemi elettronici integrati		F	6		

18 CREDITI a scelta con opzione vincolata fra i corsi sotto riportati							
Tutti gli studenti - indipendentemente dall'anno di immatricolazione - devono tenere presente che il totale dei crediti indicati come attività C1 sull'intero percorso potrà essere al massimo pari a 24 crediti, per un totale dei crediti di tipo C pari a 36 e che il totale dei crediti di tipo B dovrà essere pari a 48 comprensivi di esami obbligatori e a scelta.							
A	II	Affidabilità dei sistemi elettronici	ING-INF/01	B	6	C. Zambelli	60
B		Architettura dei sistemi digitali	ING-INF/01	B	6		
A	I	Compatibilità elettromagnetica	ING-INF/02	B	6	A. Giovannelli	60
A	I	Dispositivi elettronici	ING-INF/01	B	6	A. Raffo	60
B		Dispositivi ottici	ING-INF/02	B	6		
B		Elettronica dei sistemi digitali	ING-INF/01	B	6		
B		Elettronica industriale	ING-INF/01	B	6		
B		Progettazione di sistemi elettronici	ING-INF/01	B	6		
B		Reti peer to peer	ING-INF/01	B	6		
I o II	I	Reti di calcolatori	ING-INF/05	C5	6	M. Tortonesi	60
B		Reti wireless	ING-INF/02	B	6		
B		Reti di calcolatori + Reti peer to peer	ING-INF/05 + ING-INF/01	C5 + B	6 + 6		
B		Analog circuits and algorithms for statistical signal processing <i>(lingua di insegnamento: inglese)</i>	ING-IND/31	C4	6		
A	I	Comunicazioni digitali	ING-INF/03	C5	6	V. Tralli	60
I o II	II	Comunicazioni multimediali	ING-INF/03	C5	6	C. Taddia	60
I o II	I	Linguaggi di descrizione dell'hardware	ING-INF/05	C5	6	M. Favalli	60
I	I	Matematica discreta	MAT/05	C1	6	C. Bisi	60

B		Metodi di ottimizzazione	MAT/09	C1	6		
A	II	Ricerca operativa	MAT/09	C1	6	M. Nonato	60
A	I	Scambio termico nei sistemi elettronici	ING-IND/10	C4	6	S. Piva	60
A	II	Sistemi di elaborazione	ING-INF/05	C5	6	M. Ruggeri	60
A	II	Sicurezza, progettazione e laboratorio internet	ING-INF/03	C5	6	G. Mazzini	60
B		Tecnologie dei sistemi di controllo	ING-INF/04	C5	6		
A	II	Teoria dei numeri e fondamenti di crittografia	MAT/05	C1	6	P. Codecà	60
B		Teoria dell'informazione e codici	ING-INF/03	C5	6		

		Esami a scelta autonoma		D	12		
II		Tirocinio o internato		F	6		
		Prova Finale					
		<i>Prova finale attività preparatoria alla tesi*</i>		E	10		
II		<i>Prova finale discussione della dissertazione*</i>		E	2		

* per tutti gli studenti, anche se immatricolati prima dell'a.a. 2016/17

Nota:

Fermo restando che le attività già riconosciute ai fini dell'attribuzione di crediti formativi universitari nell'ambito di corsi di laurea triennale non possono essere nuovamente riconosciute come crediti formativi nell'ambito di corsi di laurea magistrale, nel caso in cui lo studente avesse già acquisito i contenuti di insegnamenti (o singoli moduli di insegnamenti) obbligatori per il corso di laurea magistrale in Ingegneria elettronica e delle telecomunicazioni, in sostituzione di tali insegnamenti (o singoli moduli di insegnamenti) il Consiglio di Corso di Studio definirà opportune attività formative del medesimo ambito (preferibilmente scelte tra insegnamenti o singoli moduli di insegnamenti indicati nella Tabella precedente).

Altre informazioni utili del percorso formativo

Verifica dei requisiti curriculari e dell'adeguatezza della personale preparazione	<p>L'accesso ai corsi di LM è subordinato al possesso di requisiti curriculari e all'adeguatezza della preparazione personale scientifico-tecnica e linguistica, secondo quanto previsto dall'art. 6 comma 2 del D.M. 270/2004.</p> <p>I requisiti curriculari necessari per l'accesso al corso di laurea magistrale in INGEGNERIA ELETTRONICA E DELLE TELECOMUNICAZIONI – classe LM-29 sono definiti dal documento deliberato dal Dipartimento di Ingegneria disponibile sul sito http://www.unife.it/dipartimento/ingegneria/didattica/criteri-accesso-lm</p> <p>Eventuali integrazioni curriculari, in termini di crediti formativi universitari, devono essere acquisite prima della verifica della preparazione individuale. Le modalità di valutazione della preparazione individuale sono precisate sul sito suddetto. L'accertamento e l'eventuale richiesta di ulteriori crediti formativi universitari sarà effettuata da una commissione preposta.</p> <p>In particolare, per la verifica dei requisiti curriculari e di adeguatezza della preparazione, coloro che intendono immatricolarsi ai corsi di laurea magistrale dovranno seguire le fasi della procedura on-line pubblicate alla pagina http://www.unife.it/studenti/immatricolazioni-e-iscrizioni/immatricolazione-a-corsi-di-laurea-magistrale-non-a-ciclo-unico</p>
Attività a libera scelta (di tipo D)	<p>Lo studente dovrà effettuare le scelte recandosi dal Manager Didattico per la redazione del piano degli studi.</p> <p>Per gli anni successivi al primo, il termine per la presentazione delle modifiche ai piani degli studi è fissato al 30 novembre, come da Regolamento Studenti.</p> <p>Lo studente potrà scegliere come esami a libera scelta anche i Laboratori di tipo F.</p> <p>Le attività a scelta libera dello studente potranno essere selezionate tra gli insegnamenti attivati nei corsi di laurea di Ingegneria di questo Ateneo o tra insegnamenti attivati presso altri corsi di laurea dell'Ateneo, purché coerenti con gli obiettivi formativi del corso di laurea.</p> <p>Attenzione! Non è possibile effettuare la scelta di singoli "moduli" appartenenti ad esami integrati. Non è possibile inserire esami i cui contenuti si sovrappongano, anche se parzialmente, con esami già presenti nel piano degli studi.</p>

	<p>Gli studenti non possono inserire nel piano di studi, neanche come corso a libera scelta, gli insegnamenti della colonna A della successiva tabella, qualora abbiano già acquisito o già inserito nel piano di studi i crediti relativi ai corrispondenti corsi indicati in colonna B della tabella stessa.</p> <table border="1" data-bbox="518 235 1444 1350"> <thead> <tr> <th colspan="2" data-bbox="518 235 1444 315">Insegnamenti (colonna A) che non possono essere inseriti nel piano di studi qualora siano già stati acquisiti, o inseriti nel piano di studi, i crediti corrispondenti agli insegnamenti in colonna B.</th> </tr> <tr> <th data-bbox="518 315 973 347">Colonna A</th> <th data-bbox="973 315 1444 347">Colonna B</th> </tr> </thead> <tbody> <tr> <td data-bbox="518 347 973 380"><i>Analisi e sintesi dei circuiti digitali</i></td> <td data-bbox="973 347 1444 380"><i>Reti logiche</i></td> </tr> <tr> <td data-bbox="518 380 973 436"><i>Analog circuits and algorithms for statistical signal processing</i></td> <td data-bbox="973 380 1444 436"><i>Circuiti e algoritmi per l'elaborazione statistica dei segnali</i></td> </tr> <tr> <td data-bbox="518 436 973 470"><i>Comunicazioni multimediali</i></td> <td data-bbox="973 436 1444 470"><i>Comunicazioni multimediali I</i></td> </tr> <tr> <td data-bbox="518 470 973 504"><i>Economia ed organizzazione aziendale</i></td> <td data-bbox="973 470 1444 504"><i>Industrial Organization and Industrial Policy</i></td> </tr> <tr> <td data-bbox="518 504 973 548"><i>Industrial Organization and Industrial Policy</i></td> <td data-bbox="973 504 1444 548"><i>Economia ed organizzazione aziendale</i></td> </tr> <tr> <td data-bbox="518 548 973 582"><i>Fondamenti di Automatica</i></td> <td data-bbox="973 548 1444 582"><i>Controlli automatici</i></td> </tr> <tr> <td data-bbox="518 582 973 638"><i>Fondamenti di Informatica (modulo A + modulo B)</i></td> <td data-bbox="973 582 1444 638"><i>Fondamenti di Informatica I e Fondamenti di informatica II</i></td> </tr> <tr> <td data-bbox="518 638 973 672"><i>Fisica I</i></td> <td data-bbox="973 638 1444 672"><i>Fisica generale I</i></td> </tr> <tr> <td data-bbox="518 672 973 705"><i>Fisica II</i></td> <td data-bbox="973 672 1444 705"><i>Fisica generale II</i></td> </tr> <tr> <td data-bbox="518 705 973 739"><i>Geometria ed Algebra</i></td> <td data-bbox="973 705 1444 739"><i>Geometria</i></td> </tr> <tr> <td data-bbox="518 739 973 896"><i>Laboratorio di segnali e sistemi</i></td> <td data-bbox="973 739 1444 896"><i>Elaborazione dei segnali e laboratorio o Elaborazione numerica dei segnali o Laboratorio di segnali e sistemi di telecomunicazioni</i></td> </tr> <tr> <td data-bbox="518 896 973 952"><i>Metodi statistici per l'ingegneria</i></td> <td data-bbox="973 896 1444 952"><i>Calcolo delle probabilità e statistica matematica</i></td> </tr> <tr> <td data-bbox="518 952 973 985"><i>Programmazione concorrente</i></td> <td data-bbox="973 952 1444 985"><i>Sistemi distribuiti</i></td> </tr> <tr> <td data-bbox="518 985 973 1019"><i>Reti peer-to-peer</i></td> <td data-bbox="973 985 1444 1019"><i>Reti telecomunicazioni II</i></td> </tr> <tr> <td data-bbox="518 1019 973 1075"><i>Sicurezza, Progettazione e Laboratorio Internet</i></td> <td data-bbox="973 1019 1444 1075"><i>Tecnologie di sicurezza in internet: livello rete, livello applicazione</i></td> </tr> <tr> <td data-bbox="518 1075 973 1153"><i>Sistemi wireless</i></td> <td data-bbox="973 1075 1444 1153"><i>Sistemi di telecomunicazioni I o Sistemi di telecomunicazioni</i></td> </tr> <tr> <td data-bbox="518 1153 973 1265"><i>Tecnologie e tecniche di controllo</i></td> <td data-bbox="973 1153 1444 1265"><i>Tecniche di controllo o Ingegneria e tecnologia dei sistemi di controllo</i></td> </tr> <tr> <td data-bbox="518 1265 973 1350"><i>Comunicazioni digitali</i></td> <td data-bbox="973 1265 1444 1350"><i>Trasmissione numerica I o Trasmissione numerica</i></td> </tr> </tbody> </table>	Insegnamenti (colonna A) che non possono essere inseriti nel piano di studi qualora siano già stati acquisiti, o inseriti nel piano di studi, i crediti corrispondenti agli insegnamenti in colonna B.		Colonna A	Colonna B	<i>Analisi e sintesi dei circuiti digitali</i>	<i>Reti logiche</i>	<i>Analog circuits and algorithms for statistical signal processing</i>	<i>Circuiti e algoritmi per l'elaborazione statistica dei segnali</i>	<i>Comunicazioni multimediali</i>	<i>Comunicazioni multimediali I</i>	<i>Economia ed organizzazione aziendale</i>	<i>Industrial Organization and Industrial Policy</i>	<i>Industrial Organization and Industrial Policy</i>	<i>Economia ed organizzazione aziendale</i>	<i>Fondamenti di Automatica</i>	<i>Controlli automatici</i>	<i>Fondamenti di Informatica (modulo A + modulo B)</i>	<i>Fondamenti di Informatica I e Fondamenti di informatica II</i>	<i>Fisica I</i>	<i>Fisica generale I</i>	<i>Fisica II</i>	<i>Fisica generale II</i>	<i>Geometria ed Algebra</i>	<i>Geometria</i>	<i>Laboratorio di segnali e sistemi</i>	<i>Elaborazione dei segnali e laboratorio o Elaborazione numerica dei segnali o Laboratorio di segnali e sistemi di telecomunicazioni</i>	<i>Metodi statistici per l'ingegneria</i>	<i>Calcolo delle probabilità e statistica matematica</i>	<i>Programmazione concorrente</i>	<i>Sistemi distribuiti</i>	<i>Reti peer-to-peer</i>	<i>Reti telecomunicazioni II</i>	<i>Sicurezza, Progettazione e Laboratorio Internet</i>	<i>Tecnologie di sicurezza in internet: livello rete, livello applicazione</i>	<i>Sistemi wireless</i>	<i>Sistemi di telecomunicazioni I o Sistemi di telecomunicazioni</i>	<i>Tecnologie e tecniche di controllo</i>	<i>Tecniche di controllo o Ingegneria e tecnologia dei sistemi di controllo</i>	<i>Comunicazioni digitali</i>	<i>Trasmissione numerica I o Trasmissione numerica</i>
Insegnamenti (colonna A) che non possono essere inseriti nel piano di studi qualora siano già stati acquisiti, o inseriti nel piano di studi, i crediti corrispondenti agli insegnamenti in colonna B.																																									
Colonna A	Colonna B																																								
<i>Analisi e sintesi dei circuiti digitali</i>	<i>Reti logiche</i>																																								
<i>Analog circuits and algorithms for statistical signal processing</i>	<i>Circuiti e algoritmi per l'elaborazione statistica dei segnali</i>																																								
<i>Comunicazioni multimediali</i>	<i>Comunicazioni multimediali I</i>																																								
<i>Economia ed organizzazione aziendale</i>	<i>Industrial Organization and Industrial Policy</i>																																								
<i>Industrial Organization and Industrial Policy</i>	<i>Economia ed organizzazione aziendale</i>																																								
<i>Fondamenti di Automatica</i>	<i>Controlli automatici</i>																																								
<i>Fondamenti di Informatica (modulo A + modulo B)</i>	<i>Fondamenti di Informatica I e Fondamenti di informatica II</i>																																								
<i>Fisica I</i>	<i>Fisica generale I</i>																																								
<i>Fisica II</i>	<i>Fisica generale II</i>																																								
<i>Geometria ed Algebra</i>	<i>Geometria</i>																																								
<i>Laboratorio di segnali e sistemi</i>	<i>Elaborazione dei segnali e laboratorio o Elaborazione numerica dei segnali o Laboratorio di segnali e sistemi di telecomunicazioni</i>																																								
<i>Metodi statistici per l'ingegneria</i>	<i>Calcolo delle probabilità e statistica matematica</i>																																								
<i>Programmazione concorrente</i>	<i>Sistemi distribuiti</i>																																								
<i>Reti peer-to-peer</i>	<i>Reti telecomunicazioni II</i>																																								
<i>Sicurezza, Progettazione e Laboratorio Internet</i>	<i>Tecnologie di sicurezza in internet: livello rete, livello applicazione</i>																																								
<i>Sistemi wireless</i>	<i>Sistemi di telecomunicazioni I o Sistemi di telecomunicazioni</i>																																								
<i>Tecnologie e tecniche di controllo</i>	<i>Tecniche di controllo o Ingegneria e tecnologia dei sistemi di controllo</i>																																								
<i>Comunicazioni digitali</i>	<i>Trasmissione numerica I o Trasmissione numerica</i>																																								
<p>Attività formative trasversali (di tipo F) Stage, tirocinio, altro</p>	<p>I 12 CFU di tipo F vengono acquisiti con:</p> <ol style="list-style-type: none"> 1) un insegnamento di Laboratorio previsto dal percorso di studio (6 CFU); 2) tirocini o stage di formazione professionale presso aziende o centri di ricerca universitari o extrauniversitari (6 CFU) <p>oppure</p> <p>internati presso laboratori o centri di ricerca nazionali ed esteri, compresi quelli dell'Ateneo e in particolare del Dipartimento di Ingegneria (6 CFU).</p> <p>Le modalità di svolgimento di stage, tirocini o internati saranno precisate dal Consiglio Unico dei Corsi di Studio, che ne valuterà l'accREDITamento avendo presente che 1 CFU corrisponde a 25 ore di lavoro per le attività di tirocinio o internato e per l'insegnamento di Laboratorio di segnali e sistemi.</p> <p>Per ciascuna di queste attività, sarà individuato un tutor tra uno dei docenti dei SSD ING-INF/01, ING-INF/02, ING-INF/03 o ING-IND/31 del corso di studio e, nel caso di svolgimento di tirocini presso enti o aziende esterne all'Ateneo, un tutor che rappresenti l'ente esterno.</p>																																								
<p>Progetto P.I.L./ Tirocini</p>	<p>Agli studenti che seguono il Sottoprogetto 1 del Progetto Inserimento Lavoro dell'Università di Ferrara e superano positivamente la verifica finale, vengono riconosciuti 6 CFU di tipo D; il voto della verifica finale del Sottoprogetto 1 viene convertito in trentesimi (se non lo fosse) e associato ai CFU riconosciuti.</p> <p>Agli studenti che seguono anche il Sottoprogetto 2 del PIL, la cui parte preponderante consiste in uno stage di 380 ore in azienda, possono essere riconosciuti fino ad un massimo di 3 crediti come attività di tirocinio (F), previa valutazione dal parte del Consiglio Unico dei Corsi di Studio del contenuto e dei risultati del progetto di tirocinio svolto in azienda.</p> <p>Per ottenere tali riconoscimenti, gli studenti devono richiedere la valutazione e successivamente la modifica al piano degli studi: http://www.unife.it/ateneo/jobcentre/pil</p>																																								

Propedeuticità	Non sono previste propedeuticità.
Sbarramenti	Il corso di laurea non ha sbarramenti.
Passaggi/trasferimenti da altri corsi di studio dell'Ateneo di Ferrara e da altri Atenei	<p>Gli studenti che presenteranno domanda di passaggio/trasferimento sul Corso di Laurea magistrale in Ingegneria Elettronica e delle Telecomunicazioni saranno ammessi previa verifica del possesso dei requisiti curriculari e dell'adeguatezza della preparazione tecnico scientifica.</p> <p>Verrà valutata la carriera pregressa dello studente valutando le opportune convalide degli esami sostenuti previa valutazione dei programmi d'esame.</p> <p>L'adeguatezza della preparazione scientifico-tecnica e della capacità di utilizzare fluentemente, in forma scritta e orale, almeno una lingua dell'Unione Europea oltre l'italiano, con riferimento anche ai lessici disciplinari (con particolare attenzione alla lingua inglese essendo quest'ultima la più usata nell'ambito scientifico-tecnico) è verificata da un'apposita commissione, nominata dal Consiglio Unico dei Corsi di Studio.</p>
Durata diversa dalla normale	E' possibile iscriversi al corso di laurea secondo la modalità part-time oppure con durata inferiore, previa presentazione di piano di studi individuale che sarà soggetto ad approvazione da parte della struttura competente.
Riconoscimento di titoli di studio conseguiti all'estero	<p>Il Riconoscimento di una laurea conseguita all'estero per la laurea magistrale in Ingegneria Elettronica e delle Telecomunicazioni è deliberata dalle strutture didattiche competenti previa presentazione della richiesta corredata dai programmi dei corsi.</p> <p>Per informazioni amministrative rivolgersi all'Ufficio Mobilità internazionale e studenti stranieri http://www.unife.it/mobilita-internazionale/studiare-a-ferrara</p>
Convalide di esami	Le richieste di qualsiasi tipo di convalida esami o frequenze, da inoltrare alla Commissione crediti del corso di studio, devono essere presentate alla segreteria studenti corredate dei relativi programmi dei corsi.

Ferrara, 3 Maggio 2016