SISTEMI ELETTRONICI DIGITALI –

Nuove modalità d'esame. Estate 2020

Fino a quando non sarà possibile fare nuovamente esami in presenza, gli esami saranno solamente orali. Questa estate ci saranno due appelli ogni settimana (il mercoledì mattina e pomeriggio, con esclusione dell'ultima settimana di giugno) e due giorni di esami in agosto (date non ancora definite). Gli appelli di giugno/luglio sono già aperti su studiare.unife.it ed è già possibile iscriversi. Per ogni appello sono disponibili 6 posti. Qualora uno studente non riuscisse a prenotare per la data preferita deve mandare una mail al docente e si cercherà di trovare un orario alternativo tra il giorno stesso, il giorno precedente o quello successivo all'appello.

Per permettere una più efficiente gestione delle prenotazioni, gli studenti sono invitati a iscriversi almeno 2 giorni prima della data dell'appello. Qualora uno studente non si senta pronto è pregato di cancellare la propria iscrizione in modo da permettere ad altri di iscriversi.

Prima dell'esame verrà inviato agli studenti un invito a collegarsi, all'ora prevista, a un indirizzo meet.google.com. Lo studente dovrà avere a disposizione un collegamento internet con webcam, un documento di identità e qualche foglio per scrivere.

L'esame consisterà in 3 domande su tutti gli argomenti del corso. La prova orale non sarà valutata per l'abilità nel "ripetere" qualche argomento trattato a lezione, quanto per la capacità di collegare e confrontare aspetti diversi trattati durante il corso. Potranno essere anche fatti risolvere semplici esercizi, del tutto simili a quelli visti a lezione. Il superamento della prova è testimonianza dell'aver acquistato la conoscenza dei metodi per l'analisi dei sistemi digitali complessi e delle loro interconnessioni in presenza di vincoli su costo, velocità, occupazione d'area e immunità ai disturbi.

La prova ha anche l'obiettivo di esercitare lo studente nella presentazione orale delle proprie conoscenze e competenze, con un effetto formativo nell'ambito delle *Soft Skills*.

Vista la complessità di alcuni schemi circuitali, allo studente non è richiesto di saperli ridisegnare a memoria. Qualora venga fatta una domanda che richieda di parlare di un particolare circuito il cui schema è complesso, il docente provvederà a condividere sullo schermo dello studente lo schema del circuito in esame e lo studente dovrà descriverne il funzionamento e commentare vantaggi e problemi rispetto ad altre soluzioni. L'obiettivo dello studio, infatti, non è ricordare a memoria schemi circuitali ma comprendere le motivazioni teoriche, applicative ed economiche che hanno portato alla definizione di quelle specifiche soluzioni circuitali.

La preparazione dello studente non si baserà, pertanto, sulla capacità di ricordare, a memoria, schemi o formule, ma nella capacità di spiegare le motivazioni che portano a specifiche scelte circuitali e nell'individuare potenziali limiti.

Qualora l'esame non venga superato, lo studente non potrà ripresentarsi prima di 3 settimane.